
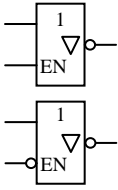
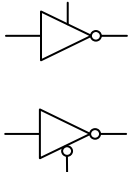
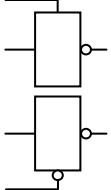
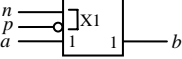
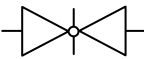
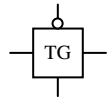


# 附录 1 基本逻辑门电路图形符号

表 C1 列出了基本逻辑门电路的国际图形符号和限定符号 (GB/T 4728.12-1996)、国外流行图形符号和曾用图形符号。

表 C1 基本逻辑门电路图形符号

序号	名称	GB/T 4728.12-1996		国外流行图形符号	曾用图形符号
		限定符号	国标图形符号		
1	与门	&			
2	或门	1			
3	非门	 逻辑非入和出			
4	与非门				
5	或非门				
6	与或非门				
7	异或门	=1			
8	同或门	=			
9	集电极开路 OC 门、漏极 开路 OD 门	 L 型开路输出			
10	缓冲器				

序号	名称			国外流行图形符号	曾用图形符号
		限定符号	国标图形符号		
11	三态使能输出的非门	 输入使能			
12	传输门				

注：在表的第三列列出了限定符号，限定符号有总限定符号、输入/输出限定符号、内部连接符号、方框内符号、非逻辑连接和信息流指示符号等。

总限定符号用于表征逻辑单元的总逻辑功能，输入/输出限定符号标注在方框内输入端或输出端，用于说明输入或输出的功能消息等等。